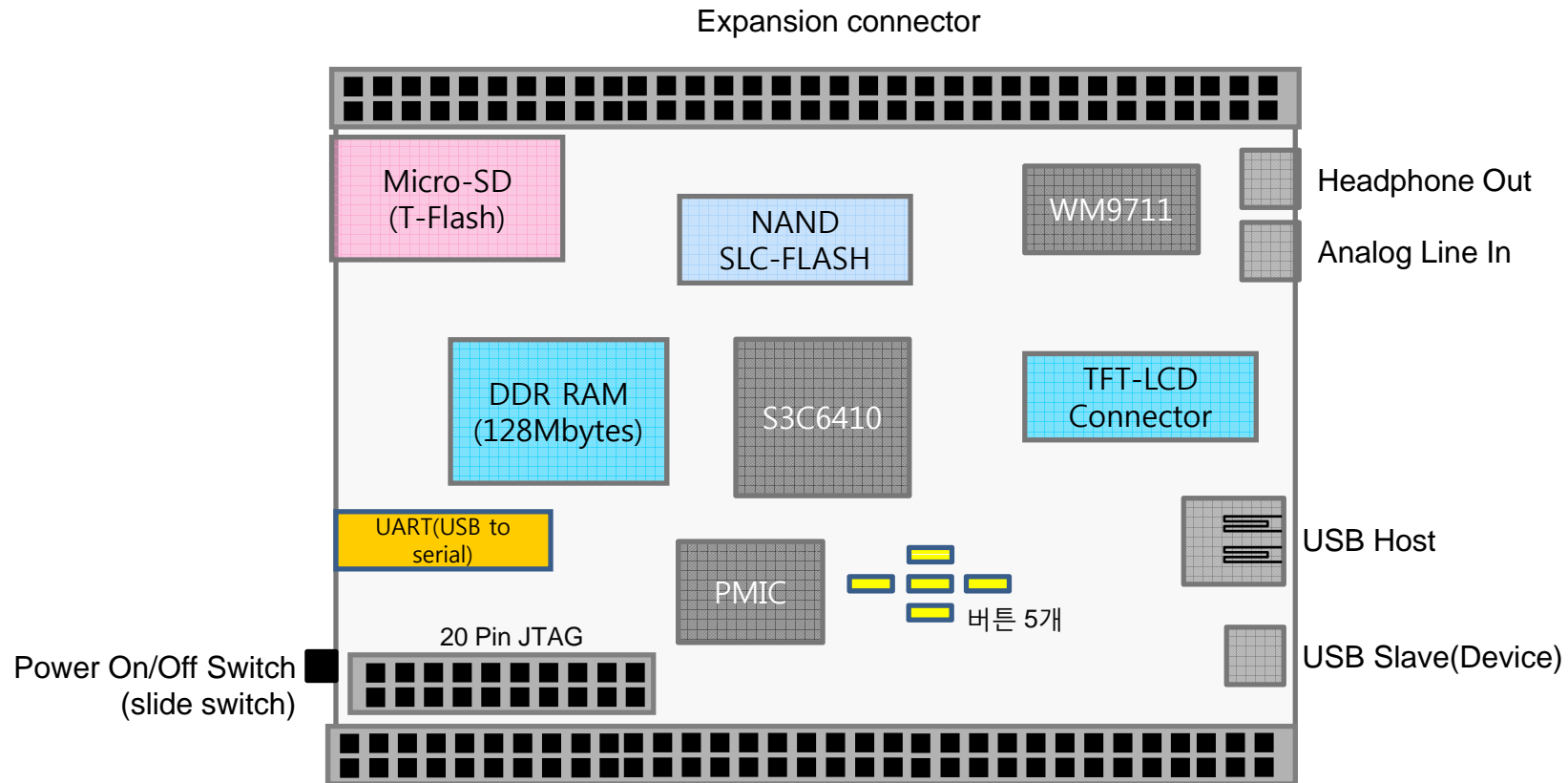


AESOP-S3C6410 보드 설계(개념도)

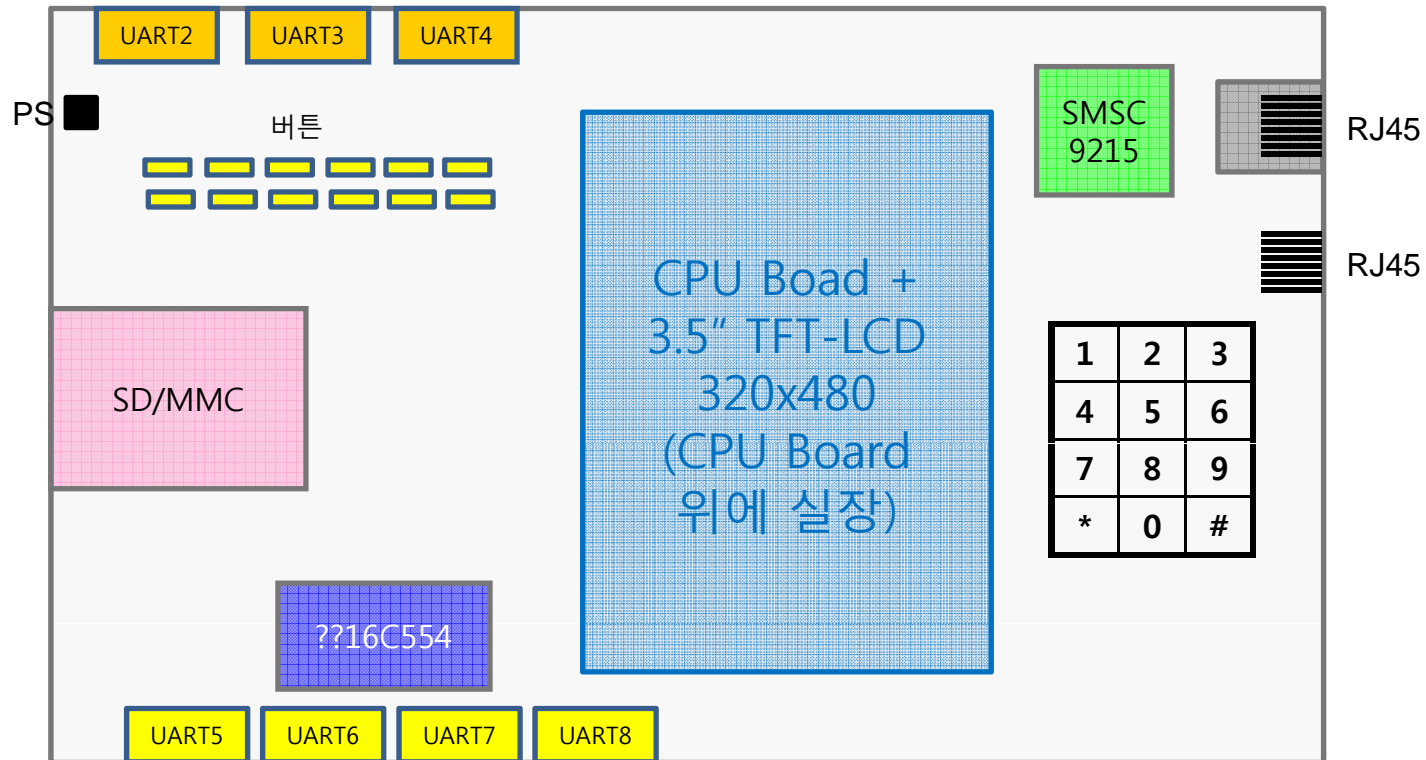
“전체적인 컨셉은 Android Evaluation Board 형태”



확장 컨넥터를 이용 CPU와 동일한 크기로 LCD 실장

CPU BOARD

AESOP-S3C6410 보드 설계



확장 컨넥터로 거의 모든 핀을 Sub-Board로 빼놓음
(카메라 핀도 포함)

SUB BOARD

AESOP-S3C6410 보드 사양

H/W	<ul style="list-style-type: none"> • S3C6410 (최대 667Mhz) • 128 Mbytes 32bit Mobile DDR (최대 166Mhz) • 256MBytes SLC NAND Flash • AC97 Audio Codec • 3.5" TFT-LCD 320x480 HVGA with T/P →Best resolution for <u>Android</u> • Ethernet 1 port (SMSC9215) • SD/MMC 2 Port • USB Host/Slave(OTG) • UART 8-Port (4 port CPU/ 4 port 16C554) • PMIC를 이용한 전원회로 최적화
S/W	<ul style="list-style-type: none"> • Linux Kernel 2.6.27 • Windows CE 6.0 • Android 1.0



SPECIFICATION